

財團法人國家實驗研究院

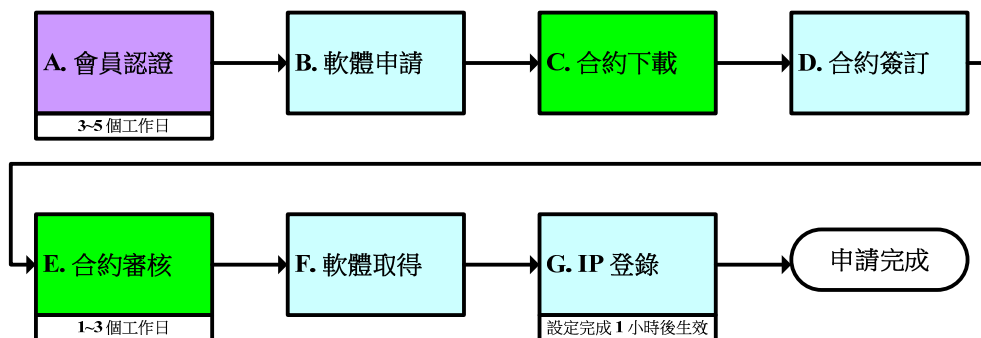
台灣半導體研究中心

設計自動化 (EDA) 軟體使用權申請須知與流程說明

I. 設計自動化 (EDA) 軟體使用權申請須知

- A. 申請資格：國內大專院校教師（講師以上）
- B. 申請方法：線上申請
- C. 申請費用：免費
- D. 授權使用時程：**1月1日~9月30日可申請當年使用權。**
10月1日~12月31日可申請即日起至次年底使用權。
- E. 作業時間：約 3~5 工作日(不含等待合約書傳回的時間)。
- F. 軟體權限：適用於 TSRI 提供於網頁上的所有 EDA 軟體。
- G. 注意事項
 1. 申請者若更換工作單位，既有軟體使用權即喪失，需重新申請。
 2. 申請者需確實遵守所簽訂軟體合約書之條約。
 3. 申請者僅具軟體使用權，且僅供學術課程及學術單位所進行之研究計畫使用，不得作為商業或任何營利用途之使用。如將使用在建教合作計畫者，請事先聯絡台灣半導體研究中心（以下簡稱 TSRI）確認是否合於規定。

II. 設計自動化 (EDA) 軟體使用權申請流程說明



設計自動化 (EDA) 軟體使用權申請流程圖

A. 會員認證

TSRI 提供之 EDA 軟體僅供具備 TSRI 會員身分之國內大專院校教師申請使用。申請 EDA 軟體使用權前，請在『[台灣半導體研究中心](#)』首頁移動滑鼠到『設計服務』再點選『軟體申請』會出現『會員登入』頁面。如果您尚未取得 TSRI 會員身分，請在系統登錄畫面中點選『加入會員』申請成為 TSRI 會員。



B. 軟體申請

1. 請於 TSRI 主網頁 (<https://www.tsri.org.tw/main.jsp>) 移動滑鼠到『設計服務』再點選『軟體申請』進入 EDA 軟體申請頁面，如出現”功能權限錯誤”畫面表示沒有登入成功，請點選”登入”功能可進入登入的頁面。



2. 登入成功後點選『軟體申請』，即可進入申請軟體頁面。
再此『軟體申請』頁面中，可看到申請資訊會依不同年度來區分，
1月1日~9月30日可申請當年使用權。
10月1日~12月31日僅可申請即日起至次年底使用權。

例如: 105年1月1日~9月30日能申請105年度的軟體使用權；
105年10月1日後就僅能申請106年度的軟體使用權，
申請成功後，可由即日起使用至106年12月31日止。



3. 申請項目分成 SOFTWARE、DESIGN KITS 及 IP 三類，點選這三個類別名稱即可展開該類別所有申請項目。

申請須知 106 年度 105 年度 104 年度

軟體資訊
軟體申請
IP登錄
聯絡窗口

106 年度軟體申請

SOFTWARE

- IC設計驗證軟體：不包含 Cell Library Design Kit 及 IP 類項目

DESIGN KITS

- ARM - T18 Cell-Based Design Kit Front End : .
- ARM - T25HVG2 Cell-Based Design Kit Front End : .
- ARM - TN40G Cell-Based Design Kit Front End : .
- ARM - TN90GUTM Cell-Based Design Kit Front End : .
- Faraday - U18 Cell-Based Design Kit : .
- ITRI - U18 ITRI Cell-Based Design Kit : .
- ARM - Cell-Based Design Kit for IC Contest : .
- CIC - FreePDK45_CIC : .
- Synopsys - Synopsys SAED_EDK32.28nm : .
- Synopsys - Synopsys SAED_EDK90nm : .

IP

申請

4. 如果出現如下圖紅框無法選取的項目，表示需先取得該 DESIGN KITS 的相關製程使用核可才能申請。
請先至 TSRI 網頁『[晶片實作 > 製程/矽智財申請](#)』申請。

申請須知 108 年度 107 年度 106 年度

軟體資訊
軟體申請
IP登錄
聯絡窗口

108 年度軟體申請

SOFTWARE

- All EDA Tools：所有TSRI取得授權之IC設計軟體及系統開發工具

DESIGN KITS

- ARM - T18 Cell-Based Design Kit Front End：適用於TSMC 0.18um製程的Standard Cell Library和Embedded Memory Compiler
- ARM - T25HVG2 Cell-Based Design Kit Front End：適用於TSMC 0.25um高壓製程的Standard Cell Library和Embedded Memory Compiler
- ARM - TN40G Cell-Based Design Kit Front End：適用於TSMC 40nm製程的Standard Cell Library和Embedded Memory Compiler
- ARM - TN90GUTM Cell-Based Design Kit Front End：適用於TSMC 90nm製程的Standard Cell Library和Embedded Memory Compiler
- Faraday - U18 Cell-Based Design Kit：適用於UMC 0.18um製程的Standard Cell Library和Embedded Memory Compiler，須先取得製程使用權限，請先至TSRI網頁『晶片實作 > 製程/矽智財申請』申請取得UMC 0.18um Mixed-Mode and RFCMOS製程使用權限，經核可後再行申請。
- ITRI - U18 ULV Cell-Based Design Kit：適用於UMC 0.18um製程的Standard Cell Library和Embedded Memory Compiler，須先取得製程使用權限，請先至TSRI網頁『晶片實作 > 製程/矽智財申請』申請取得UMC 0.18um Mixed-Mode and RFCMOS製程使用權限，經核可後再行申請。
- ARM - Cell-Based Design Kit for IC Contest：IC設計競賽專用的Standard Cell Library
- CIC - FreePDK45 Cell-Based Design Kit：適用於FreePDK45虛擬製程的Standard Cell Library
- Synopsys - 32/28nm Cell-Based Design Kit：適用於Synopsys 32/28nm虛擬製程的Standard Cell Library和Embedded Memory Compiler
- Synopsys - 90nm Cell-Based Design Kit：適用於Synopsys 90nm虛擬製程的Standard Cell Library和Embedded Memory Compiler

IP

申請

5. 點選好欲申請的項目，並按下方『申請』按鈕送出後，會在申請頁面的下方出現該年度的申請狀態，申請者需將合約狀態下方所顯示軟體合約書下載後，儘快簽名並蓋上系所章，將正本寄回 TSRI 審核完成後始能完成申請。(如下圖共計有 3 份合約書需簽回，TSRI_EDA 軟體合約書/ Cadence 英文合約書/ Synopsys 英文合約書)

106 年度軟體申請狀態		
申請群組	申請狀態	申請日期
ARM - TN90GUTM Cell-Based Design Kit Front End	新申請	105/12/23
ARM - TN40G Cell-Based Design Kit Front End	新申請	105/12/23
ARM - T25HVG2 Cell-Based Design Kit Front End	新申請	105/12/23
IC設計驗證軟體	新申請	105/12/23
中心合約	新申請	105/12/23

106 年度軟體合約狀態		
合約名稱	合約審核狀態	合約審核日期
下載 Cadence英文合約書	新申請	
下載 Synopsys英文合約書	新申請	
下載 CIC EDA軟體合約書	新申請	

6. 回寄 TSRI 的合約正本審核完成後，軟體申請的狀態將會變成<審核通過>，申請者也將收到申請完成的 e-mail。
審核通過後，申請者便可至『軟體資訊』區下載取得軟體，或至『IP 登錄』區登錄 IP。

108 年度軟體申請狀態		
申請群組	申請狀態	申請日期
ANDES N705-S MCU-based SoC Design Kit (U18)	審核通過	107/11/19
Synopsys - 32/28nm Cell-Based Design Kit	審核通過	107/11/19
All EDA Tools	審核通過	107/11/05
ARM - T18 Cell-Based Design Kit Front End	審核通過	107/10/30
ARM Cortex-M0 MCU-based SoC Design Kit	審核通過	107/10/30
中心合約	審核通過	107/10/30

108 年度軟體合約狀態		
合約名稱	合約審核狀態	合約審核日期
TSRI_EDA軟體合約書	審核通過	107/11/05
Cadence英文合約書	審核通過	107/11/05
Synopsys英文合約書	審核通過	107/11/05

C. 軟體取得

1. 當申請審核通過後，在軟體頁面中點選『軟體資訊』，在此頁面中可選擇依功能（By Functionality）或廠商（By Vendor）來檢視軟體項目，再點選欲下載軟體名便可進入『軟體簡介』、『軟體取得』及『實作範例』頁面。

例如：點選『Design Compiler』軟體名便可出現如下畫面，申請者再點選『軟體取得』便可進入軟體取得頁面下載軟體。

※如果沒有出現『軟體簡介』及『實作範例』可點選，表示該使用者沒有正確登入網站或沒申請過該軟體。



軟體簡介 **軟體取得** 實作範例

軟體簡介

名稱： Design Compiler
簡介：

軟體功能：
DFT Compiler是一套與Design Compiler整合在一起的軟體，主要協助設計者在電路中加入測試電路，我們可藉由軟體來自動合成Scan-chain，也可手動加入Test point再進行合成，並有"Autofix"可由軟體來自動修改違反測試規則的部份電路。
最後，提供Fault Coverage的報告，使用者可於電路設計階段來檢查此報告，若滿意此結果，便可將設計交由後端的TetraMAX來產生Test Patterns。

系統需求：
SUN Solaris 9 或 10
Linux RedHat Enterprise 4 或 5
記憶體需求：建議2GB以上
硬碟需求：250MB以上
License Type：Flexlm Type Floating License

2. 進入『軟體取得』頁面後，便可點選[下載](#)連結來下載想取得之軟體。



軟體簡介 軟體取得 實作範例

Design Compiler 軟體取得

2013.03-sp5			
檔案名稱	檔案說明	檔案大小	下載連結
synthesis_2013.03-sp5_linux.tgz	Synopsys Synthesis for Linux	577,593,706 bytes	下載

2010.03-sp5			
檔案名稱	檔案說明	檔案大小	下載連結
synthesis_2010.03-sp5_linux.tgz	Synopsys Synthesis for Linux	381,743,077 bytes	下載

2016.12			
檔案名稱	檔案說明	檔案大小	下載連結
synthesis_2016.12_linux.tgz	Synopsys Synthesis for Linux	418,777,398 bytes	下載

D. IP 登錄

1. 當申請審核通過後，在軟體頁面中點選『IP 登錄』，會進入使用者 IP 清單頁面，可登錄欲使用 EDA 軟體之電腦或工作站 IP Address (此 EDA 軟體是指由申請網頁下載到學校電腦或工作站本地端執行之軟體)，每個使用者 IP 登錄上限 50 個，IP 登錄完成後約一小時內即可使用。未來新增修改 IP 亦在此頁面進行。

*此 IP 登錄頁面登錄之 IP 適用所有 EDA 軟體。

2. 申請者第一次進入此頁面時不會有任何 IP 記錄，請先點選『匯出』功能匯出 IP 登入範本，將會匯出一個『edaIPFile.xls』的 EXCEL 檔案，請使用此檔案編輯想要登錄的 50 個 IP Address。

3. 申請者僅能在此『edaIPFile.xls』檔裡，將 IP Address 記錄在 A 列前 50 欄裡，超出此範圍的資料將不被系統所接受。

※請將欲使用 Keysight(Agilent)廠商軟體之 IP 放到 A 列第一欄至第十欄的位置(下圖紅框處)。

※所有 IP 只能為數字與點之組合，不可為「*」或其它字元。

	A
1	120.117.72.21
2	120.117.72.23
3	120.117.72.25
4	120.117.72.26
5	120.117.72.172
6	120.117.72.87
7	120.117.72.11
8	120.117.72.169
9	120.117.72.77
10	120.117.72.16
11	120.117.72.15
12	120.117.72.14
13	120.117.72.13
14	120.117.72.12
15	120.117.72.165
16	120.117.72.18
17	120.117.72.17
18	120.117.73.41
19	120.117.72.40
20	120.117.72.39
21	120.117.72.38
22	120.117.72.35
23	120.117.72.19
24	120.117.72.36
25	120.117.72.34
26	120.117.72.46
27	120.117.72.45
28	120.117.72.44
29	120.117.72.43
30	120.117.72.41
31	120.117.72.42
32	120.117.72.31
33	120.117.72.30
34	120.117.72.29
35	120.117.72.63
36	120.117.72.62
37	120.117.72.61
38	120.117.72.60
39	120.117.72.59
40	120.117.72.58
41	120.117.72.57
42	120.117.72.56
43	140.112.17.168
44	140.112.17.169
45	140.112.17.170
46	140.112.17.171
47	140.112.17.174
48	140.112.17.175
49	140.112.17.189
50	140.112.170.14

4. 申請者編輯好『edaIPFile.xls』檔後，可點選『選擇檔案』功能來選取已編輯好的『edaIPFile.xls』檔案，再點選『匯入』，便可將 IP 資料匯入系統，IP 匯入期間需等候後端處理約 1 分鐘以上時間，此等待時間內請勿關閉瀏覽器。

使用者IP清單

IP 檔案： edaIPFile.xls

★匯入時，會刪掉之前所有的資料，也就是說，每次匯入都是全檔案覆蓋。★
★使用 Excel 格式匯入資料，請在「A 列」輸入 IP 資料。★

5. 匯入成功後便會出現如下圖的 IP 清單。

啟用狀態：新增				
1. 120.117.72.21	2. 120.117.72.23	3. 120.117.72.25	4. 120.117.72.26	5. 120.117.72.172
6. 120.117.72.87	7. 120.117.72.11	8. 120.117.72.169	9. 120.117.72.77	10. 120.117.72.16
11. 120.117.72.15	12. 120.117.72.14	13. 120.117.72.13	14. 120.117.72.12	15. 120.117.72.165
16. 120.117.72.18	17. 120.117.72.17	18. 120.117.73.41	19. 120.117.72.40	20. 120.117.72.39
21. 120.117.72.38	22. 120.117.72.35	23. 120.117.72.19	24. 120.117.72.36	25. 120.117.72.34
26. 120.117.72.46	27. 120.117.72.45	28. 120.117.72.44	29. 120.117.72.43	30. 120.117.72.41
31. 120.117.72.42	32. 120.117.72.31	33. 120.117.72.30	34. 120.117.72.29	35. 120.117.72.63
36. 120.117.72.62	37. 120.117.72.61	38. 120.117.72.60	39. 120.117.72.59	40. 120.117.72.58
41. 120.117.72.57	42. 120.117.72.56	43. 140.112.17.168	44. 140.112.17.169	45. 140.112.17.170
46. 140.112.17.171	47. 140.112.17.174	48. 140.112.17.175	49. 140.112.17.189	50. 140.112.170.14

6. 如果匯入的 IP 有問題不被系統接受(例如:不是大專院校 IP、IP 欄有* 字元或重覆的 IP)，便會在該欄位出現(失效)的描述，請針對該欄位重新編輯『edaIPFile.xls』檔內對應欄位後再重新匯入。

※大專院校 IP 定義為此 IP 之 Domain name 為”edu.tw”結尾之 IP，可利用 <http://checkdns.cc.ntu.edu.tw/index.php> 此網頁反查 Domain name，如無 Domain name 之 IP，請尋求各學校計中協助。

啟用狀態：新增				
1. 120.117.72.21	2. 120.117.72.23	3. (失效)	4. 120.117.72.26	5. 120.117.72.172
6. 120.117.72.87	7. 120.117.72.11	8. 120.117.72.169	9. 120.117.72.77	10. 120.117.72.16
11. 120.117.72.15	12. 120.117.72.14	13. 120.117.72.13	14. 120.117.72.12	15. 120.117.72.165
16. 120.117.72.18	17. 120.117.72.17	18. (失效)	19. 120.117.72.40	20. 120.117.72.39
21. 120.117.72.38	22. 120.117.72.35	23. 120.117.72.19	24. 120.117.72.36	25. 120.117.72.34
26. 120.117.72.46	27. 120.117.72.45	28. 120.117.72.44	29. 120.117.72.43	30. 120.117.72.41
31. (失效)	32. 120.117.72.31	33. 120.117.72.30	34. 120.117.72.29	35. 120.117.72.63
36. 120.117.72.62	37. 120.117.72.61	38. 120.117.72.60	39. 120.117.72.59	40. 120.117.72.58
41. 120.117.72.57	42. 120.117.72.56	43. 140.112.17.168	44. 140.112.17.169	45. 140.112.17.170
46. 140.112.17.171	47. 140.112.17.174	48. 140.112.17.175	49. 140.112.17.189	50. 140.112.170.14

E. 問題諮詢

如有其它任何問題請至 TSRI 網頁->客戶服務->『[客服諮詢](#)』提出諮詢申請。

The screenshot shows the website of the National Applied Research Laboratories (NAR Labs) Taiwan Semiconductor Research Institute (TSRI). The page features a navigation menu with categories like 'About Center', 'Customer Service', 'Design Service', 'Wafer Production', 'Manufacturing Service', 'Measurement Service', 'Education Training', 'Technical Promotion', 'Public Relations', and 'Information Disclosure'. The 'Customer Service' section is expanded, showing three sub-categories: 'Wafer System', 'Manufacturing Elements', and 'Measurement Service'. The 'Wafer System' sub-category is further detailed with links for 'Wafer Design and Production Service System', 'Cost Inquiry', 'Wafer Movement', 'Layout Case Release', 'Billing Standards', and 'Customer Consultation'. The 'Customer Consultation' link is highlighted with a red box. The page also includes a search bar, a language selector, and a festive Christmas tree illustration with a snowman.

客戶服務		
晶片系統	製程元件	量測服務
晶片設計與製作服務系統	製程與量測分析服務系統	晶片系統量測
費用查詢	MES系統	高頻量測
發票異動	常見問題	奈米與功率元件量測
佈局檔案匯出	其他服務	材料分析
收費標準	收費標準	收費標準
客服諮詢	客服諮詢	聯絡窗口